

产品特性

- 低压差: 3A 电流时为 180mV (最大值)
- 线路、负载和全温度范围内的精度为 $\pm 1\%$
- 输出电压噪声: $3\mu\text{VRMS}/0.5V_{\text{OUT}}$
- 输入电压范围:
 - 无偏置: 1.4V 至 6V
 - 有偏置: 1.1V 至 6V
- 输出电压范围:
 - 可调节工作电压范围: 0.5V 至 5.15V
 - 管脚调节工作电压范围: 0.5V 至 3.65V
- 电源纹波抑制: 42dB/500kHz
- 快速负载瞬态响应
- 可调软启动浪涌控制
- 输出使能控制
- 开漏电源正常 (PG) 输出

应用

- 远程无线电单元
- 有源天线系统 mMIMO
- 超声波扫描仪
- 现场仪表
- 传感器、成像和雷达

概述

GM1203A 是一款低噪声、低压差线性稳压器 (LDO)，可提供 3A 输出电流，最大压降仅为 180mV。该器件提供两种输出电压范围。GM1203A 的输出电压可在 0.5V 至 3.65V 范围内以 50mV 的分辨率通过引脚进行编程，也可通过外部电阻分压器在 0.5V 至 5.15V 范围内进行调节。

GM1203A 集低噪声、高 PSRR 和高输出电流能力等特性于一体，非常适合为高速通信、视频、医疗或测试和测量应用等噪声敏感型组件供电。GM1203A 高性能的输出品质，可抑制电源产生的相位噪声和时钟抖动，因此它非常适合为高性能串行器和解串器 (SerDes)、模数转换器 (ADC)、数模转换器 (DAC) 和射频组件供电。该器件具备快速负载瞬态响应的性能和大于 5V 的输出能力，尤其适合射频放大器使用。

典型应用

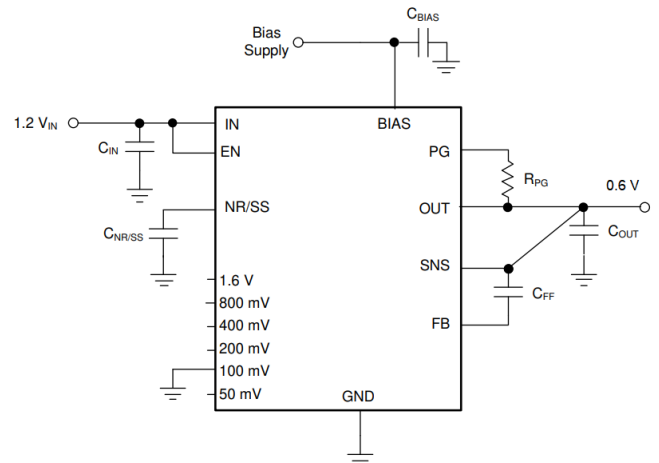


图 1 GM1203A-1 典型应用

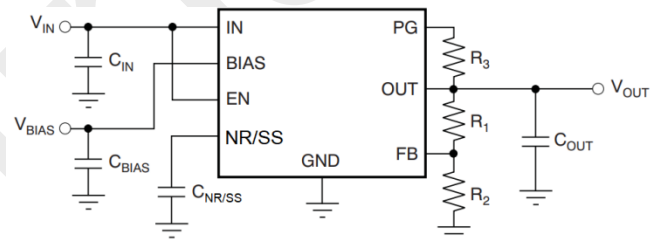


图 2 GM1203A-2 典型应用

对于需要以低输入和低输出电压运行的数字负载 (例如专用集成电路 (ASIC)、现场可编程门阵列 (FPGA) 和数字信号处理器 (DSP))，GM1203A 所具备的高精度 (在线路、负载和温度范围内可达 1%)、快速瞬态响应性能和软启动能力可确保实现出色的系统性能。

外部使能控制和电源良好指示功能能够更容易的进行时序控制。GM1203A 采用 20 脚 3.5mm×3.5mm QFN 和 5mm×5mm QFN 封装，结温范围为 $T_J = -40^\circ\text{C}$ to $+125^\circ\text{C}$ 。

Preliminary

目录

产品特性.....	1	过温保护 (OTP).....	11
应用.....	1	输出主动放电.....	11
典型应用.....	1	应用信息.....	12
概述.....	1	输出电压设置.....	12
版本历史.....	3	电源建议.....	13
方框图.....	4	压差电压.....	13
引脚配置及功能描述.....	6	输入和输出电容选择.....	13
绝对最大额定值.....	8	前馈电容 (C_{FF}).....	13
热阻.....	8	软启动和降噪 ($C_{NR/SS}$).....	14
电气特性.....	9	输入浪涌电流.....	14
工作原理.....	11	欠压锁定 (UVLO).....	14
启用和关断.....	11	电源良好 (PG) 功能.....	14
VOUT 编程引脚.....	11	反向电流保护.....	15
可编程软启动.....	11	散热注意事项.....	15
电源良好.....	11	布局注意事项.....	16
欠压锁定 (UVLO).....	11	外形尺寸.....	18
内部电流限制 (ILIM).....	11	订购指南.....	20

版本历史

4/21—PrA

初稿

方框图

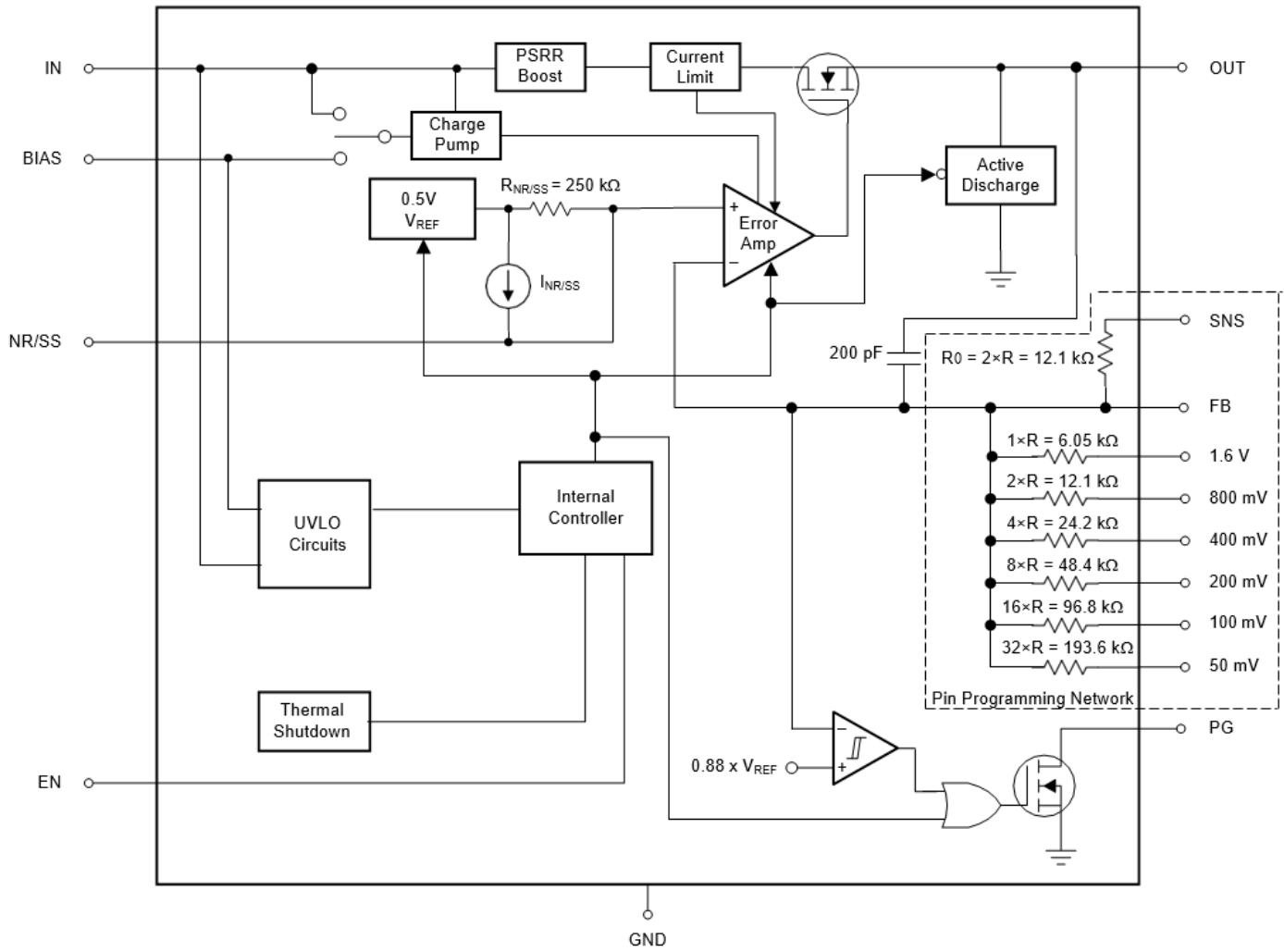


图 3 GM1203A-1 方框图

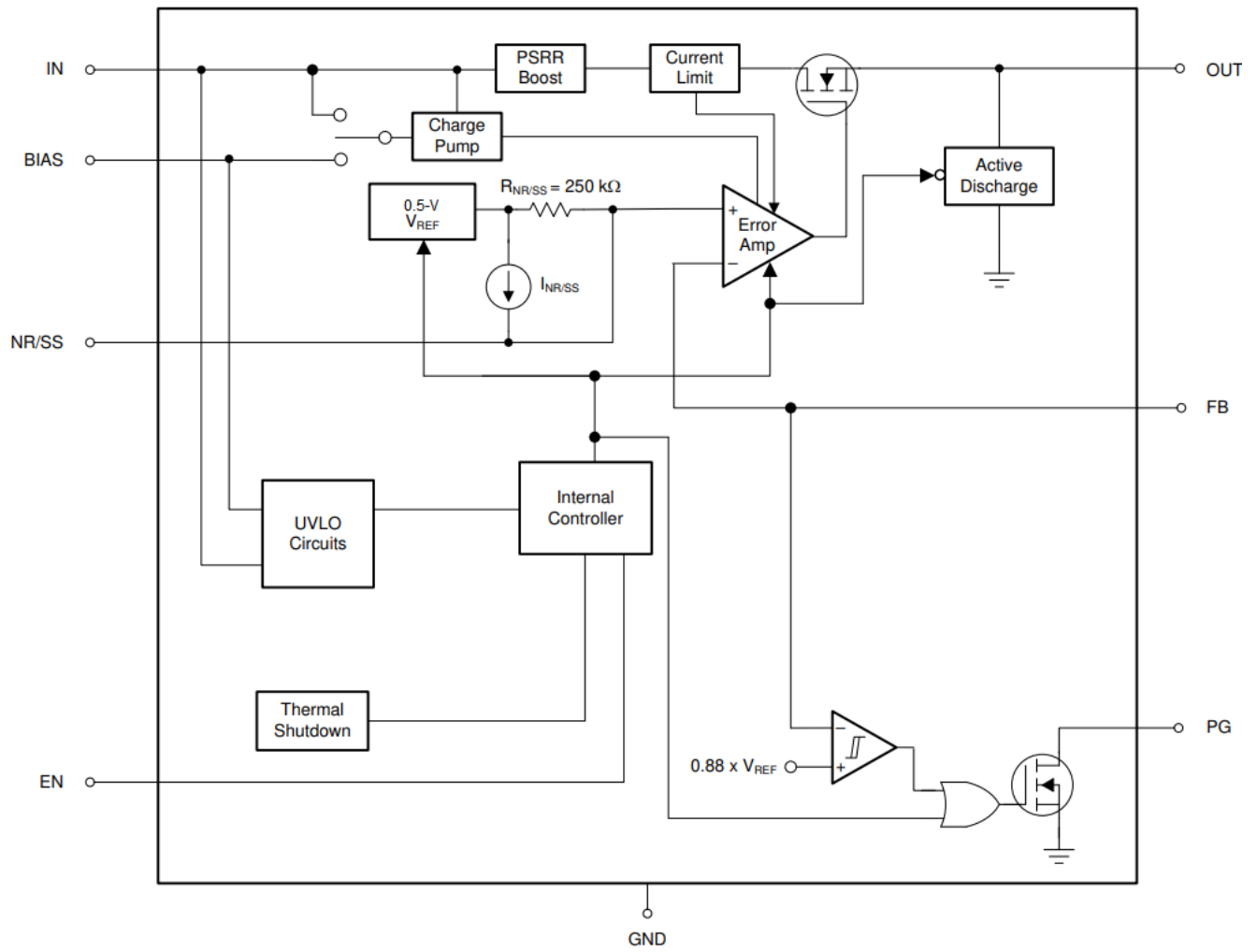


图 4 GM1203A-2 方框图

Pre

引脚配置及功能描述

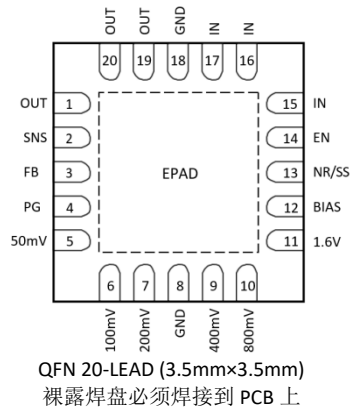
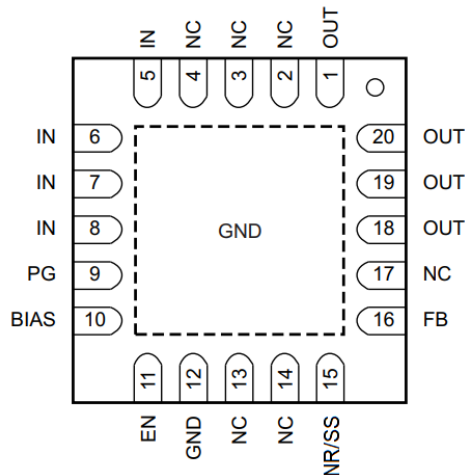


图 5 引脚配置

表 1. 引脚功能描述

引脚名	引脚号	描述
50mV	5	
100mV	6	输出电压配置引脚。这些引脚连接到内部反馈网络。把这些引脚连接到地、SNS 或浮空。这些引脚接地时会增加输出电压；这些引脚连接到 SNS 时会增加外部网络的分辨率，同时减小网络的范围；可以将多个引脚同时连接到 GND 或 SNS 以选择所需要的输出电压。不使用时，将这些引脚置于浮空（开路）状态。详情参见 VOUT 编程引脚 。
200mV	7	
400mV	9	
800mV	10	
1.6V	11	
BIAS	12	偏置电源电压。该引脚允许使用低输入电压、低输出电压条件来降低芯片两端的功耗。使用偏置电压可提高 $V_{IN} \leq 2.2V$ 时的直流和交流性能。该引脚和地之间必须连接一个 $10\mu F$ 或更大值的电容。如果不使用，则该引脚必须保持浮空或接地。
EN	14	使能引脚。将此引脚拉至高电平可以使能器件。将此引脚拉至低电平可禁用该器件。如果不需要使能功能，则必须将此引脚连接到 IN 或 BIAS。
FB	3	反馈引脚。连接到误差放大器，虽然不是必须的，但建议在 FB 到 OUT 之间（尽可能靠近器件）放置一个 $10nF$ 前馈电容，以最大限度地提高交流性能。
GND	8, 18	接地引脚。这些接地引脚以及散热焊盘之间必须通过低阻抗连接。
IN	15-17	输入引脚。从 IN 引脚到地需要一个 $10\mu F$ 或者更大的陶瓷电容（ $5\mu F$ 或更大的电容）来降低输入的阻抗。将输入电容尽可能放置在靠近输入的位置。相关详细信息，请参考 输入和输出电容选择 。
NR/SS	13	降噪和软启动引脚。在该引脚和地之间连接一个外部电容器可降低基准电压噪声，并实现软启动功能。虽然不是必需的，但建议在 NR/SS 到 GND（尽可能靠近引脚）处放置一个 $10nF$ 或更大的电容，以最大限度地提高交流性能。相关更多详细信息，请参考 软启动和降噪 。
OUT	1, 19, 20	稳压输出引脚。为了保持稳定性，需要在该引脚到 GND 之间（尽可能靠近引脚）放置一个 $47\mu F$ 或更大的陶瓷电容器，将 OUT 引脚到负载的阻抗降至最低。相关详细信息，请参考 输入和输出电容选择 。
PG	4	电源良好引脚（高电平有效）。漏极开路输出 PG 负责指示输出电压达到 PG 上升阈值。
SNS	2	输出检测引脚。该引脚将内部一个 R_O 电阻连接到输出。当且仅当使用 VOUT 编程引脚功能时，才将此引脚连接到输出的负载侧。如果未使用该功能，请保持此引脚浮空。相关更多信息，请参考 VOUT 编程引脚 。
EPAD		裸露焊盘。将此焊盘连接到大面积接地层。本焊盘内部连接到 GND。



QFN 20-LEAD (5mm×5mm)
裸露焊盘必须焊接到 PCB 上

图 6 引脚配置

表 2 引脚功能说明

引脚名	引脚号	描述
NC	2-4, 13, 14, 17	未连接。
BIAS	10	偏置电源电压。该引脚允许使用低输入电压、低输出电压条件来降低芯片两端的功耗。使用偏置电压可提高 $V_{IN} \leq 2.2\text{ V}$ 时的直流和交流性能。该引脚和地之间必须连接一个 $10\ \mu\text{F}$ 或更大值的电容。如果不使用，则该引脚必须保持浮空或接地。
EN	11	使能引脚。将此引脚拉至高电平可以使能器件。将此引脚拉至低电平可禁用该器件。如果不需要使能功能，则必须将此引脚连接到 IN 或 BIAS。
FB	16	反馈引脚。连接到误差放大器，虽然不是必须的，但建议在 FB 到 OUT 之间（尽可能靠近器件）放置一个 10 nF 前馈电容，以最大限度地提高交流性能。
GND	12	接地引脚。这些接地引脚以及导热垫之间必须通过低阻抗连接。
IN	5-8	输入引脚。从 IN 引脚到地需要一个 $10\ \mu\text{F}$ 或者更大的陶瓷电容（ $5\ \mu\text{F}$ 或更大的电容）来降低输入的阻抗。将输入电容尽可能放置在靠近输入的位置。相关详细信息，请参考 输入和输出电容选择 。
NR/SS	15	降噪和软启动引脚。在该引脚和地之间连接一个外部电容器可降低基准电压噪声，并实现软启动功能。虽然不是必需的，但建议在 NR/SS 到 GND（尽可能靠近引脚）处放置一个 $10\ \text{nF}$ 或更大的电容，以最大限度地提高交流性能。相关更多详细信息，请参考 软启动和降噪 。
OUT	1, 18-20	稳压输出引脚。为了保持稳定性，需要在该引脚到 GND 之间（尽可能靠近引脚）放置一个 $47\ \mu\text{F}$ 或更大的陶瓷电容器，将 OUT 引脚到负载的阻抗降至最低。相关详细信息，请参考 输入和输出电容选择 。
PG	9	电源良好引脚（高电平有效）。漏极开路输出 PG 负责指示输出电压达到 PG 上升阈值。
EPAD		裸露焊盘。将此焊盘连接到大面积接地层。本焊盘内部连接到 GND。

绝对最大额定值

表 3:

参数	额定值
IN, BIAS, PG, EN 至 GND 电压	-0.3 V to +7 V
SNS, OUT 至 GND 电压	-0.3 V to $V_{IN}+0.3$ V
NR/SS, FB 至 GND 电压	-0.3 V to +3.6 V
50mV, 50mV, 100mV, 200mV, 400mV, 800mV 至 GND 电压	-0.3 V to $V_{OUT}+0.3$ V
PG 电流	-5 mA
存储温度范围	-65°C to +150°C
工作温度范围	-40°C to +125°C
焊接条件	JEDEC J-STD-020

达到或者高于最大额定值下的应用可能会对产品造成永久性损坏。上表只是一个参考额定压力等级。不建议产品在上表所示条件，或高于上表所示条件的运行，长时间超过最大运行条件的运行可能会影响产品的可靠性。

热阻

θ_{JA} 适用于最坏情况，即器件焊接在电路板上以实现表贴封装。

表 4:

封装类型	θ_{JA}	单位
20-引脚, 3.5 mm × 3.5 mm QFN	43.4	°C/W
20-引脚, 5 mm × 5 mm QFN	35.4	°C/W

电气特性

除非另有说明, V_{IN} = 最大值($V_{OUT} + 0.4V, 1.4V$), $C_{IN}=10\mu F$, $C_{OUT}=47\mu F$, $V_{BIAS} = open$, $V_{OUT(nom)}^{(1)} = 0.5V$, $I_{OUT} = 10mA$, 不含 $C_{NR/SS}$ 和 C_{FF} , $T_J = -40^{\circ}C$ to $+125^{\circ}C$ (对于最小/最大值规格), $T_A = 25^{\circ}C$ (对于典型规格)。

表 5.

符号	参数	测试条件/注释	最小值	典型值	最大值	单位
V_{UVLO}	带 BIAS 的最小 IN 电压	$V_{BIAS} = 3.0V$ 时 V_{IN} 逐渐上升		1.02	1.085	V
V_{UVLO_HYS}	V_{IN_UVLO} 迟滞	$V_{BIAS} = 3.0V$		320		mV
V_{UVLO1}	不带 BIAS 的最小 IN 电压	V_{IN} 逐渐上升		1.31	1.39	V
V_{UVLO1_HYS}	V_{IN_UVLO} 迟滞			253		mV
V_{BIAS_UVLO}	最小 BIAS 输入电压	$V_{IN} = 1.1V$ 时 V_{BIAS} 逐渐上升		2.67	2.9	V
$V_{BIAS_UVLO_HYS}$	V_{BIAS_UVLO} 迟滞	$V_{IN} = 1.1V$		260		mV
I_{GND}	GND 引脚电流	$V_{IN} = 6V, I_{OUT} = 5mA$		3	4	mA
		$V_{IN} = 1.4V, V_{OUT} = 1.0V, I_{OUT} = 3A$		4.3	5.5	
		关断, $V_{IN} = 6V, V_{EN} = 0.5V$		1.2	25	μA
I_{BIAS}	BIAS 引脚电流	$V_{IN} = 1.1V, V_{BIAS} = 6V, V_{OUT} = 0.8V, I_{OUT} = 3A$		2.4	3.5	mA
V_{FB}	输出电压 ⁽³⁾	范围	使用引脚编程	0.5	3.65	V
			使用外部电阻 ⁽²⁾	0.5	5.15	
		精度	$0.5V \leq V_{OUT} \leq 3.65^{(4)}V, 5mA \leq I_{OUT} \leq 3A, over V_{IN}$	-1%		1%
	带 BIAS 的精度	$V_{IN} = 1.1V, V_{OUT} = 0.5V, 5mA \leq I_{OUT} \leq 3A, 3.0V \leq V_{BIAS} \leq 6V$	-1%		1%	
$\Delta V_{OUT}/\Delta V_{IN}$	电压调节	$V_{IN} = \text{Max}(V_{OUT} + 0.4V, 1.4V)$ to $6V$		0.03	TBD	mV/V
$\Delta V_{OUT}/\Delta I_{OUT}$	负载调节	$5mA \leq I_{OUT} \leq 3A, 3.0V \leq V_{BIAS} \leq 6V, V_{IN} = 1.1V, V_{OUT} = 0.8V$		0.07	TBD	mV/A
		$5mA \leq I_{OUT} \leq 3A$		0.08	TBD	
		$5mA \leq I_{OUT} \leq 3A, V_{OUT} = 5.15V$		0.04	TBD	
V_{DO}	压差电压	$V_{IN} = 1.4V, I_{OUT} = 3A, V_{FB} = 0.5V - 3\%$		155	250	mV
		$V_{IN} = 5.4V, I_{OUT} = 3A, V_{FB} = 0.5V - 3\%$		225	340	
		$V_{IN} = 5.6V, I_{OUT} = 3A, V_{FB} = 0.5V - 3\%$		270	450	
		$V_{IN} = 1.1V, V_{BIAS} = 5V, I_{OUT} = 3A, V_{FB} = 0.5V - 3\%$		110	180	
I_{LIM}	输出电流限制	V_{OUT} 外加 $0.9 \times V_{OUT(nom)}, V_{IN} = V_{OUT(nom)} + 0.4V$	3.7	4.2	4.7	A
V_{EN_IL}	EN 引脚低电平输入电压		0		0.5	V
V_{EN_IH}	EN 引脚高电平输入电压		1.1		6	V
I_{EN}	EN 引脚电流	$V_{IN} = 6V, V_{EN} = 0V$ and $6V$	-0.1		0.1	μA
$V_{PG_FALLING}$	PG 引脚阈值	下降 V_{OUT}	$82\% \times V_{OUT}$	$88\% \times V_{OUT}$	$93\% \times V_{OUT}$	V
V_{PG_HYS}	PG 引脚迟滞	上升 V_{OUT}		$2\% \times V_{OUT}$		V
V_{PG_OL}	PG 引脚低电平输出电压	$V_{OUT} < V_{PG_FALLING}, I_{PG} = -1mA$		0.4		V
I_{PG_LK}	PG 引脚漏电流	$V_{OUT} > V_{PG_FALLING} + V_{PG_HYS}, V_{PG} = 6V$		1		μA
$V_{NR/SS}$	NR/SS 引脚电压			0.5		V

符号	参数	测试条件/注释	最小值	典型值	最大值	单位
$I_{NR/SS}$	NR/SS 引脚充电电流	$V_{NR/SS} = GND, V_{IN} = 6 V$	4.0	6.6	9.0	μA
I_{FB}	FB 引脚漏电流	$V_{IN} = 6 V$	-100		100	nA
PSRR	电源纹波抑制	$V_{IN} - V_{OUT} = 0.4 V, I_{OUT} = 3 A, C_{NR/SS} = 100 nF, C_{FF} = 10 nF, C_{OUT} = 22 \mu F$	$f = 10 kHz, V_{OUT} = 0.5 V, V_{BIAS} = 5.0 V$	42		dB
			$f = 500 kHz, V_{OUT} = 0.5 V, V_{BIAS} = 5.0 V$	39		
			$f = 10 kHz, V_{OUT} = 5.0 V$	40		
			$f = 500 kHz, V_{OUT} = 5.0 V$	25		
V_N	输出噪声	$BW = 10 Hz \text{ to } 100 kHz, V_{IN} = 1.1 V, V_{OUT} = 0.5 V, V_{BIAS} = 5.0 V, I_{OUT} = 3 A, C_{NR/SS} = 100 nF, C_{FF} = 10 nF, C_{OUT} = 47 \mu F 10\mu F 10\mu F$		3		μV_{RMS}
		$BW = 10 Hz \text{ to } 100 kHz, V_{OUT} = 5.0 V, I_{OUT} = 3 A, C_{NR/SS} = 100 nF, C_{FF} = 10 nF, C_{OUT} = 47 \mu F 10\mu F 10\mu F$		8.3		
T_{SD}	热关断温度	关断阈值, 温度不断上升		160		$^{\circ}C$
T_{SD_HYS}		开机阈值, 温度不断下降		20		$^{\circ}C$

- (1) $V_{OUT(nom)}$ 是可编程引脚中计算得出的 V_{OUT} 目标值。在可调配置中, $V_{OUT(nom)}$ 是由外部反馈电阻设置的预期 V_{OUT} 值。
- (2) 当器件连接到 FB 引脚上的外部反馈电阻时, 不包括外部电阻容差。
- (3) 本器件未在 $V_{IN} > V_{OUT} + 1.7 V$ and $I_{OUT} = 3 A$ 条件下测试过, 因为功耗大于封装的最高额定值。
- (4) $V_{OUT} \leq 5V$ 时 $V_{IN} = V_{OUT} + 0.4V$; $V_{OUT} > 5V$ 时, $V_{IN} = V_{OUT} + 0.45V$

工作原理

GM1203A 采用 1.1V 至 6V 的单电源输入工作，能够向输出提供 3A 电流。该器件具有高 PSRR 和低噪声特性，应用时可以提供干净的电源。

该器件包括一个低噪声基准电压源和误差放大器，以降低器件噪声。NR/SS 电容滤除来自基准电压源的噪声，前馈电容滤除误差放大器的噪声。GM1203A 的高电源抑制比 (PSRR) 最大限度地减少了输入电源噪声与输出的耦合。

启用和关断

GM1203A 提供一个 EN 引脚，作为外部芯片使能控制，用于使能或禁用器件。当 V_{EN} 低于 0.5V 时，稳压器关闭进入关断模式。当 V_{EN} 高于 1.1V 时，稳压器接通。当稳压器关断时，接地电流减小至典型值 $1.2 \mu A$ 。使能电路具有迟滞（通常为 50mV），用于相对缓慢的斜坡模拟信号。

如果未使用 EN 控制，请将 EN 连接到输入端的最大电容，以防止 V_{IN} 线路上的电压下降触发使能电路。GM1203A 即使在输出端具有负预偏置电压的情况下也能正常启动。

V_{OUT} 编程引脚

GM1203A-1 具有用于设置输出电压的内置匹配反馈电阻器网络。当将这些编程引脚（引脚 5 至 11）连接到地时，输出电压可在 0.5V 至 3.65V 的范围内以 50mV 的步长进行设置。将任何 V_{OUT} 编程引脚连接到 SNS 都会降低以上电阻分压器的值。因此， V_{OUT} 编程分辨率得到提高。有关详细信息，请参考[输出电压设置](#)。

可编程软启动

降噪电容器 ($C_{NR/SS}$) 实现了降噪和编程在导通期间软启动斜坡的时间的双重目的。当 V_{EN} 和 V_{UVLO} 超过各自的阈值电压时，GM1203A 会激活一个快速启动电路，为降噪电容器 ($C_{NR/SS}$) 充电，然后输出电压上升。

电源良好

电源良好电路监视反馈引脚电压，以指示输出电压的状态。漏极开路的 PG 引脚需要一个外部上拉电阻器来连接一个外部电源，任何下游器件都可以接收电源良好信号作为逻辑信号用于时序控制。建议使用 $10k \Omega$ 至 $100k \Omega$ 的上拉电阻。确保外部上拉电源电压为接收器件提供有效的逻辑信号。

启动后，当反馈电压超过 V_{PG_HYS} (典型值为 0.5V 基准电压电平的 90%) 时，PG 引脚变为高阻抗。当反馈引脚的功率降至 $V_{PG_FALLING}$ 、 V_{EN} 处于低电平状态、电流限制和过温保护时，PG 被拉至 GND。

欠压锁定 (UVLO)

UVLO 电路监视输入电压，以防止器件在 V_{IN} 高于 V_{UVLO} 之前导通。当 V_{IN} 和 V_{BIAS} 低于锁定电压迟滞时，UVLO 电路还会禁用器件的输出。如果 V_{IN} 或 V_{BIAS} 下降，UVLO 电路将被激活以禁用器件的输出。

内部电流限制 (ILIM)

GM1203A 持续监控输出电流，以防止功率开关受到非正常操作的影响。当遇到过载或短路时，电流限制电路控制功率开关栅极电压，以将输出限制在设定范围内。器件将关闭功率开关，直到下次通电循环。

由于这些限流情况下通常存在高功率耗散，因此可以激活热关断。

由于内置体二极管的存在，当输出电压超过输入电压时，功率开关会导通电流。由于电流不受限制，如果器件可能在反向电压状态下工作，则应添加外部电流保护。有关详细信息，请参考[反向电流保护](#)。

过温保护 (OTP)

GM1203A 实现了热关断保护。当结温 (T_J) 超过 $160^\circ C$ (典型值) 时，该器件将被禁用。当温度下降 $20^\circ C$ (典型值) 时，LDO 会自动再次打开。

为了可靠运行，请将结温限制在最大 $125^\circ C$ 。连续运行 GM1203A 直至进入热关机状态或结温高于 $125^\circ C$ 会降低长期可靠性。

输出主动放电

当器件被禁用时，GM1203A 通过内部几百欧姆阻抗将 LDO 输出（通过 OUT pins）放电到地。在输入电源骤降后，不要依赖主动放电电路来放电大量输出电容，因为反向电流可能会从输出流向输入。如果器件可能在反向电压状态下工作，则应添加外部电流保护。

应用信息

GM1203A 是一款高电流、低噪声、高精度、低压差线性稳压器，能够以最大 180mV 压差提供 3A 电流。输入电压工作范围为 1.1V 至 6V，可调输出电压为 0.5V 至 5.5V（通过设置外部电阻器）或 0.5V 至 3.65V（通过短路 PCB Layout 上的特定引脚以获得所需的输出值）。

输出电压设置

GM1203A-1 的输出电压可通过外部电阻器或输出电压设置引脚（50mV、100mV、200mV、400mV、800mV 和 1.6V）来设定，以实现不同的输出目标。GM1203A-2 的输出电压只能由外部电阻器设置。

通过使用外部电阻，输出电压如图 7 所示由 R1 和 R2 的值确定。R1 和 R2 的值可以通过下面的公式计算。

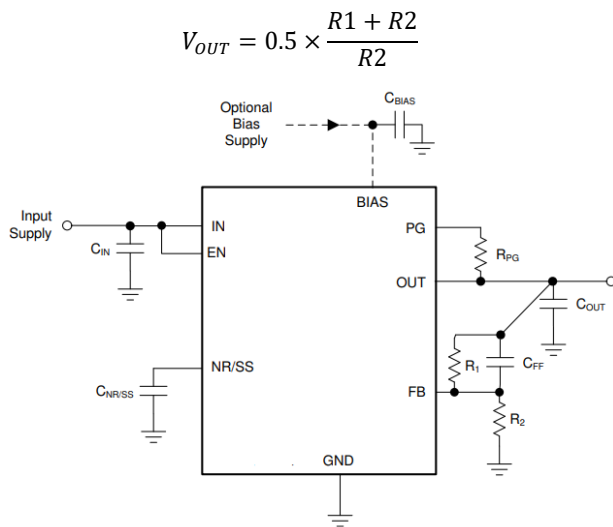


图 7 由外部电阻决定的输出电压

注意，GM1203A-1 和 TPS7A8400、TPS7A8300 引脚兼容，但 FB 参考电压（0.5V）有所不同。保持 R1 不变的情况下，需要改变电阻 R2 的值，公式计算参考如下。

$$R2 = \frac{0.5 \times R1}{V_{OUT} - 0.5}$$

表 6. 可编程输出电压引脚

V _{OUT} (V)	50mV	100mV	200mV	400mV	800mV	1.6V	V _{OUT} (V)	50mV	100mV	200mV	400mV	800mV	1.6V
0.5	Open	Open	Open	Open	Open	Open	2.1	Open	Open	Open	Open	Open	GND
0.55	GND	Open	Open	Open	Open	Open	2.15	GND	Open	Open	Open	Open	GND
0.6	Open	GND	Open	Open	Open	Open	2.2	Open	GND	Open	Open	Open	GND
0.65	GND	GND	Open	Open	Open	Open	2.25	GND	GND	Open	Open	Open	GND
0.7	Open	Open	GND	Open	Open	Open	2.3	Open	Open	GND	Open	Open	GND
0.75	GND	Open	GND	Open	Open	Open	2.35	GND	Open	GND	Open	Open	GND
0.8	Open	GND	GND	Open	Open	Open	2.4	Open	GND	GND	Open	Open	GND
0.85	GND	GND	GND	Open	Open	Open	2.45	GND	GND	GND	Open	Open	GND
0.9	Open	Open	Open	GND	Open	Open	2.5	Open	Open	Open	GND	Open	GND

GM1203A-1 还可以将引脚 5、6、7、9、10 和 11 短路接地，并在 SNS 引脚连接到 OUT 引脚后，无需外部电阻器即可对稳压输出电压电平进行编程。引脚 5、6、7、9、10 和 11 通过内部电阻对连接，每个引脚要么接地（激活）要么保持开路（浮空）。

电压编程的设置为内部基准电压（V_{REF} = 0.5V）的总和加上分配给每个激活的引脚的相应电压的累积和，如图 8 所示

$$V_{OUT} = 0.5V + (\sum \text{Output setting pins to Ground})$$

$$= 0.5V + (1.6V + 0.8V + 0.1V) = 3.0V$$

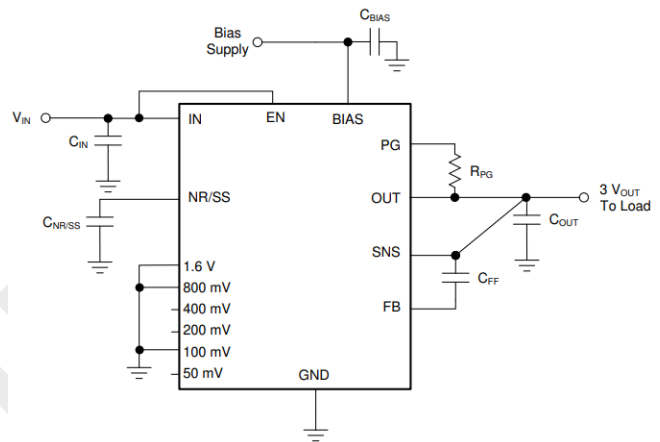


图 8 无需外部电阻的输出电压设置

总结了与每个引脚设置相关的这些电压值，以供参考。通过保持所有程序引脚开路或浮动，输出被编程为尽可能小的输出电压，该电压等于 V_{REF}（0.5V）。在所有引脚 5、6、7、9、10 同时短路至地后，最大输出目标可支持高达 3.65V。

V _{OUT} (V)	50mV	100mV	200mV	400mV	800mV	1.6V	V _{OUT} (V)	50mV	100mV	200mV	400mV	800mV	1.6V
0.95	GND	Open	Open	GND	Open	Open	2.55	GND	Open	Open	GND	Open	GND
1	Open	GND	Open	GND	Open	Open	2.6	Open	GND	Open	GND	Open	GND
1.05	GND	GND	Open	GND	Open	Open	2.65	GND	GND	Open	GND	Open	GND
1.1	Open	Open	GND	GND	Open	Open	2.7	Open	Open	GND	GND	Open	GND
1.15	GND	Open	GND	GND	Open	Open	2.75	GND	Open	GND	GND	Open	GND
1.2	Open	GND	GND	GND	Open	Open	2.8	Open	GND	GND	GND	Open	GND
1.25	GND	GND	GND	GND	Open	Open	2.85	GND	GND	GND	GND	Open	GND
1.3	Open	Open	Open	Open	GND	Open	2.9	Open	Open	Open	Open	GND	GND
1.35	GND	Open	Open	Open	GND	Open	2.95	GND	Open	Open	Open	GND	GND
1.4	Open	GND	Open	Open	GND	Open	3	Open	GND	Open	Open	GND	GND
1.45	GND	GND	Open	Open	GND	Open	3.05	GND	GND	Open	Open	GND	GND
1.5	Open	Open	GND	Open	GND	Open	3.1	Open	Open	GND	Open	GND	GND
1.55	GND	Open	GND	Open	GND	Open	3.15	GND	Open	GND	Open	GND	GND
1.6	Open	GND	GND	Open	GND	Open	3.2	Open	GND	GND	Open	GND	GND
1.65	GND	GND	GND	Open	GND	Open	3.25	GND	GND	GND	Open	GND	GND
1.7	Open	Open	Open	GND	GND	Open	3.3	Open	Open	Open	GND	GND	GND
1.75	GND	Open	Open	GND	GND	Open	3.35	GND	Open	Open	GND	GND	GND
1.8	Open	GND	Open	GND	GND	Open	3.4	Open	GND	Open	GND	GND	GND
1.85	GND	GND	Open	GND	GND	Open	3.45	GND	GND	Open	GND	GND	GND
1.9	Open	Open	GND	GND	GND	Open	3.5	Open	Open	GND	GND	GND	GND
1.95	GND	Open	GND	GND	GND	Open	3.55	GND	Open	GND	GND	GND	GND
2	Open	GND	GND	GND	GND	Open	3.6	Open	GND	GND	GND	GND	GND
2.05	GND	GND	GND	GND	GND	Open	3.65	GND	GND	GND	GND	GND	GND

电源建议

GM1203A 器件设计用于在 1.1 V 至 6 V 的输入电压电源范围内工作。如果输入电源小于 1.4 V，则必须在 BIAS 引脚上施加至少 3 V 的偏置电源。输入电压范围为器件提供了足够的裕量，以便获得稳定的输出。如果输入电源噪声很大，则具有低 ESR 的额外输入电容可能有助于改善输出噪声性能。

压差电压

压差是指在特定输出电流下工作时，IN 和 OUT 引脚之间的电压差。压差电压 V_{DO} 也可以表示为功率开关在特定输出电流下的压降，而功率开关完全在非饱和区域工作时，功率开关可以表征为电阻 $R_{DS(ON)}$ 。因此，压差可以定义为 $(V_{DO} = V_{IN} - V_{OUT} = R_{DS(ON)} \times I_{OUT})$ 。对于正常工作，建议的 LDO 工作范围为 $(V_{IN} > V_{OUT} + V_{DO})$ ，以获得良好的瞬态响应和 PSRR 性能。换句话说，在压差区域运行时，性能将严重下降。

输入和输出电容选择

GM1203A 设计用于支持低等效串联电阻 (ESR) 陶瓷电容器。推荐使用 X7R、X5R 和 COG 级陶瓷电容器，因为它们在整个温度范围内具有良好的电容稳定性，而使用 Y5V 额定电容器则因电容变化较大而变得不正常。

但是，陶瓷电容会随工作电压和温度而变化，设计工程师必须了解这些特性。建议使用不低于 $47\mu\text{F}$ ($22\mu\text{F}$ 或更大的有效电容) 的电容器，以确保稳定性。PCB 走线阻抗也有助于提高电容的稳定性。如果需要更大的电容 (大于 $22\mu\text{F}$) 请将额外的电容器放在 2 英寸之后，并使用小于 0.25 英寸的走线连接。选择输入电容是为了最大限度地减少负载电流阶跃期间的瞬态输入压降。对于一般应用，强烈建议使用至少 $10\mu\text{F}$ 的输入电容来实现最小的输入阻抗。如果 GM1203A 和输入电源之间的走线感应较高，则快速的负载瞬态变化可能会导致输入电压电平振铃，并超过绝对最大额定电压，从而损坏器件。增加更多的输入电容可以限制振铃，并使其不超过器件的绝对最大额定值。

将这些电容器放置在尽可能靠近引脚的位置，以优化性能并确保稳定性。

前馈电容 (C_{FF})

GM1203A 设计为无需外部前馈电容器 (C_{FF})。然而，一个 10nF 外部前馈电容器可优化瞬态、噪声和 PSRR 性能。也可以使用更高的电容 C_{FF} ，但启动时间更长，电源良好信号会错误地指示输出电压已建立。

软启动和降噪 ($C_{NR/SS}$)

GM1203A 专为输出上升时的可编程单调软启动时间而设计, 可通过 NR/SS 引脚上的外部电容 ($C_{NR/SS}$) 实现。对于一般应用, 建议使用外部 $C_{NR/SS}$ 。它不仅将浪涌电流降至最低, 还有助于降低来自内部基准电压源的噪声分量。

在单调启动过程中, GM1203A 的误差放大器跟踪外部软启动电容器 ($C_{NR/SS}$) 的电压斜坡, 直到电压接近内部基准电压源 0.5V。软启动斜坡时间可通过以下公式计算, 与软启动充电电流 ($I_{NR/SS}$), 软启动电容 ($C_{NR/SS}$), 和内部基准电压源 0.5V (V_{REF}) 相关。

$$t_{SS} = \frac{V_{REF} + C_{NR/SS}}{I_{NR/SS}}$$

出于降噪考虑, $C_{NR/SS}$ 与内部降噪电阻相结合, 以补偿低通滤波器, 在通过误差放大器获得内部带隙基准电压源的噪声之前对其进行滤波, 从而降低器件总底噪声。

输入浪涌电流

在启动过程中, 由负载电流和输出电容的充电电流之和组成的输入浪涌电流进入 IN pin。浪涌电流很难测量, 因为必须移除输入电容, 但这又不建议的。通常, 软启动浪涌电流可以通过以下等式来估计, 其中 $V_{OUT}(t)$ 是上电斜坡的瞬时输出电压, $dV_{OUT}(t)/dt$ 是 V_{OUT} 斜坡的斜率, R_{OUT} 是阻性负载阻抗。

$$I_{INRUSH}(t) = \frac{C_{OUT} \times dV_{OUT}(t)}{dt} + \frac{V_{OUT}(t)}{R_{OUT}}$$

欠压锁定 (UVLO)

欠压锁定 (UVLO) 阈值是确保器件保持禁用状态的最小输入工作电压范围。图 9 说明了 UVLO 电路在三个不同的输入电压情况 (持续时间 a, b 和 c) 下触发, 假设 $V_{EN} - V_{EN_{IH}}$ 为所有持续时间。对于持续时间“a”, 输入功率开始上升, V_{IN} 超过 UVLO 上升阈值, V_{OUT} 开始通电, 然后达到目标水平处于可控状态。持续时间“b”显示 V_{IN} 发生瞬时电压不稳定并严重下降的情况。然而, V_{IN} 下降程度小于 UVLO 滞后, 器件保持正常工作状态, V_{OUT} 仍处于可控状态。持续时间“c”发生在 V_{IN} 下降程度大于 UVLO 滞后时, 器件的控制环路被禁用, 不具备调节能力, V_{OUT} 同时随之下垂。对于一般应用, IN 引脚和电源之间具有较长功率迹线

的瞬时电源瞬变可能由于 V_{IN} 电平不稳定, 这会迫使器件陷入持续时间 c 并使输出电压崩溃。在这种情况下, 增加更多的输入电容或改善 PCB 上的 Layout, 可以有效地确保输入功率稳定的稳定性。

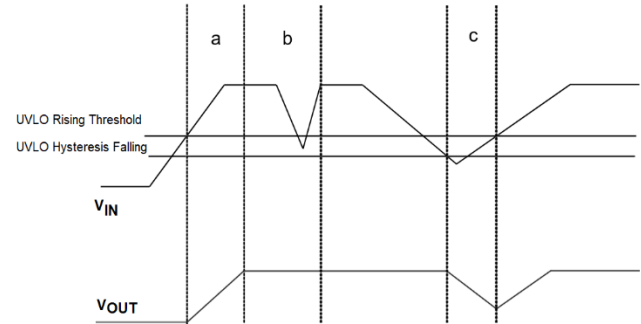


图 9 欠压锁定条件和输出变化

电源良好 (PG) 功能

电源良好功能监视反馈引脚处的电压电平, 以指示输出电压状态是否正常。GM1203A 的电源良好信号作为逻辑信号可用于系统应用的时序设计。PG 引脚采用漏极开路结构, 需要外部上拉电阻器来连接至外部电源。建议使用 10kΩ 至 100kΩ 之间的上拉电阻值。10kΩ 下限时可以使电源良好开关的下拉强度最大化, 100kΩ 上限时可以使 PG 引脚上的漏电流最小化。

图 10 显示了一些与 IN, EN 和保护状态的相对应的 PG 场景。持续时间“a”表示器件处于运行状态, 而 V_{EN} 高于 $V_{EN_{IH}}$ 阈值。输出电压 V_{OUT} 开始上升后 (上升时间与软启动电容 $C_{NR/SS}$ 有关), V_{OUT} 超过 PG 迟滞阈值, 相应的反馈电压 V_{FB} 超过 $V_{PG_{HYS}}$ 阈值, PG 引脚为高阻抗。持续时间“b”表示一些不可预测的运行过程, 例如 OTP, OCP 或由快速负载阶跃引起的输出电压严重下降。如果 V_{FB} 低于 $V_{PG_{FALLING}}$ 阈值, 并且 V_{PG} 被拉至 GND, 表示输出电压状态未就绪。持续时间“c”假设 V_{OUT} 下降幅度不低于 PG 下降阈值, PG 引脚仍保持高阻抗。在 V_{EN} 进入逻辑低电平后, V_{PG} 被拉至 GND, 如持续时间“d”所示。

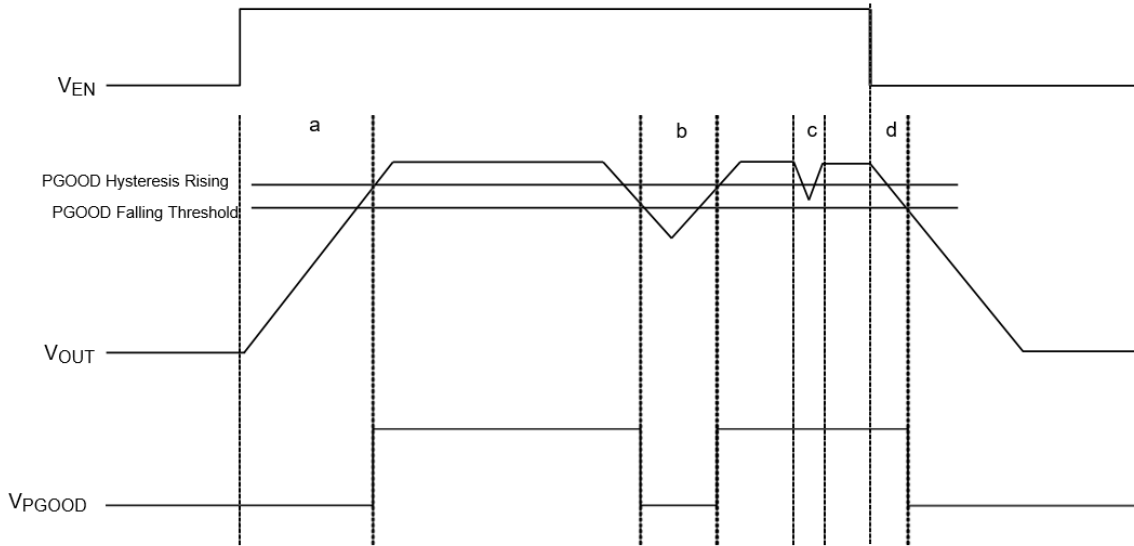


图 10 .PG 触发场景具有不同的运行状态

反向电流保护

如果最大 V_{OUT} 超过 $V_{IN} + 0.3V$ ，则可能会产生从 OUT 到 IN 的反向电流，该电流流经功率开关的体二极管而不是正常的导电通道。在这种情况下，功率开关可能已损坏。例如，输出偏置于输入电源电压电平以上，或者输入电源在轻负载操作时具有瞬时崩溃，使 $V_{IN} < V_{OUT}$ 。如图 11 所示，可以添加一个外部肖特基二极管，以防止功率开关被反向电流损坏。

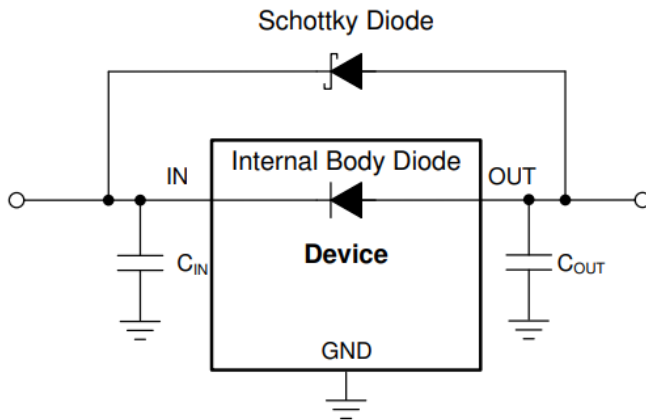


图 11. 反向电流保护应用电路

散热注意事项

热保护限制了 GM1203A 的功耗。当功率开关上的功耗过大 ($P_D = (V_{IN} - V_{OUT}) \times I_{OUT}$) 导致工作结温超过 160°C 时，OTP 电路启动动态关断功能并关闭功率开关。结温冷却 20°C 后，功率开关再次导通。当输出发生短路时，GM1203A 输出电压将关闭至零。这可降低芯片温度，并最终在发生输出短路时为用户提供最大的安全性。

结温不应超过绝对最大额定值下列出的绝对最大结温 $T_{J(MAX)}$ ，以避免对器件造成永久性损坏。最大允许功耗取决于 IC 封装的热阻、PCB 布局、周围气流速率以及结与环境温度之间的差异。最大功耗可以使用以下公式计算：

$$P_{D(MAX)} = (T_{J(MAX)} - T_A) / \theta_{JA}$$

其中 $T_{J(MAX)}$ 是最大结温， T_A 是环境温度， θ_{JA} 是结到环境热阻。

对于连续工作，绝对最大额定值指示的最大工作结温为 125°C 。结邻环境热阻 θ_{JA} ，高度依赖于封装。对于 20 引脚 QFN 3.5x3.5 封装，标准 JEDEC 51-7 高有效导热四层测试板上的热阻 θ_{JA} ，为 $43.4^\circ\text{C}/\text{W}$ ， $T_A = 25^\circ\text{C}$ 时的最大功耗可以计算如下

$$P_{D(MAX)} = (125^\circ\text{C} - 25^\circ\text{C}) / (43.4^\circ\text{C}/\text{W}) = 2.3\text{W}$$

最大功率耗散取决于固定 $T_{J(MAX)}$ 的工作环境温度 and 热阻 θ_{JA} 。最大功耗将随着环境温度的升高而降低。

布局注意事项

为了获得 GM1203A 的最佳性能，强烈建议使用以下 PCB 布局建议。所有电路元件应放置在同一侧，并尽可能靠近相应的 LDO 引脚。接地返回路径连接应放置在输入和输出电容器上，并且接地层应通过宽铜表面连接，以实现良好的散热。不鼓励在输入和输出电容器连接中使用通孔和长功率走线，否则会对性能产生负面影响。图 12 和图 13 显示了布局基准电压源的示例，该基准电压源可减少传导走线环路，有助于最大限度地减少电感寄生，并保持良好的电路稳定性。

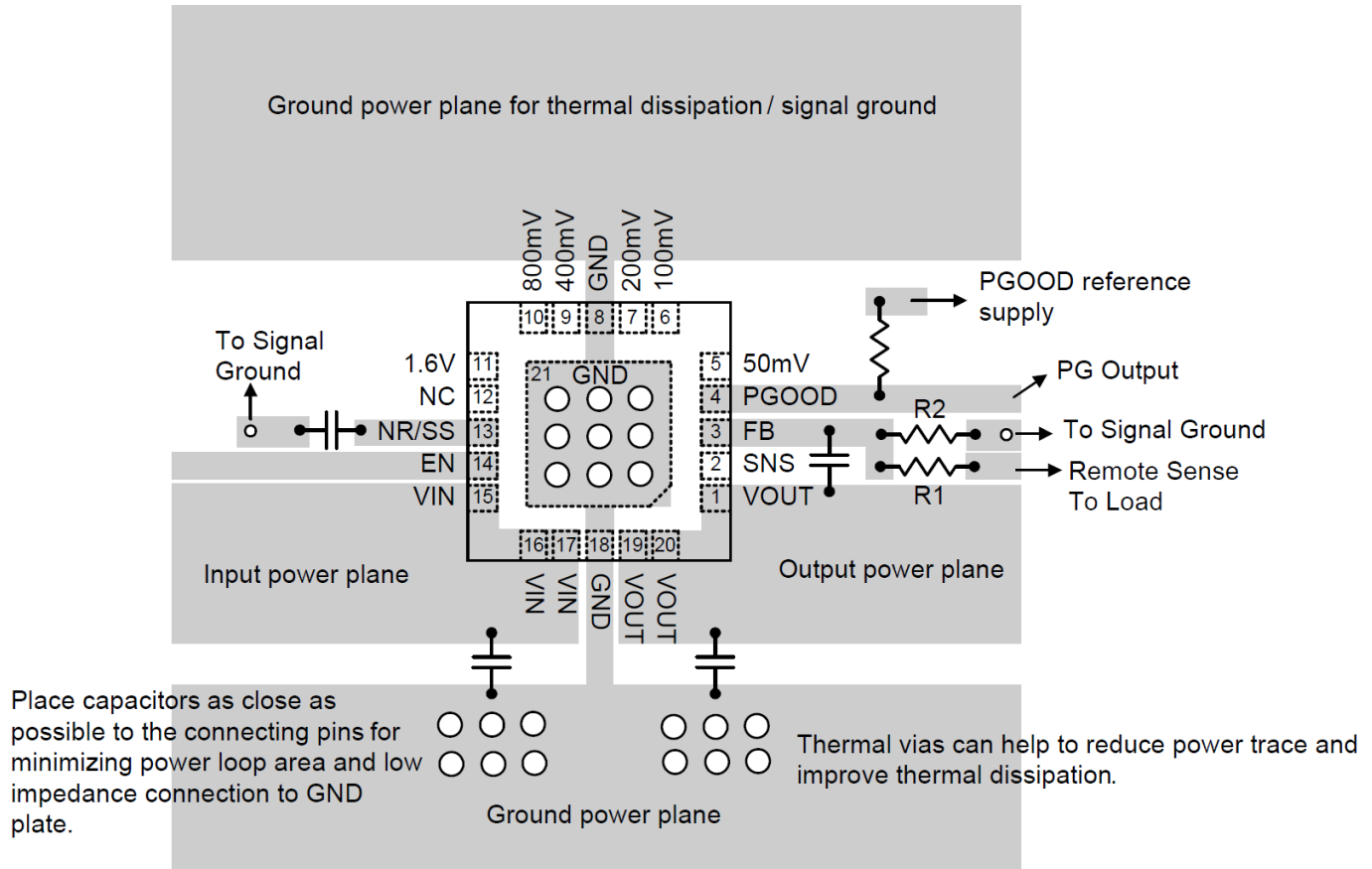


图 12. GM1203A-1 布局示例

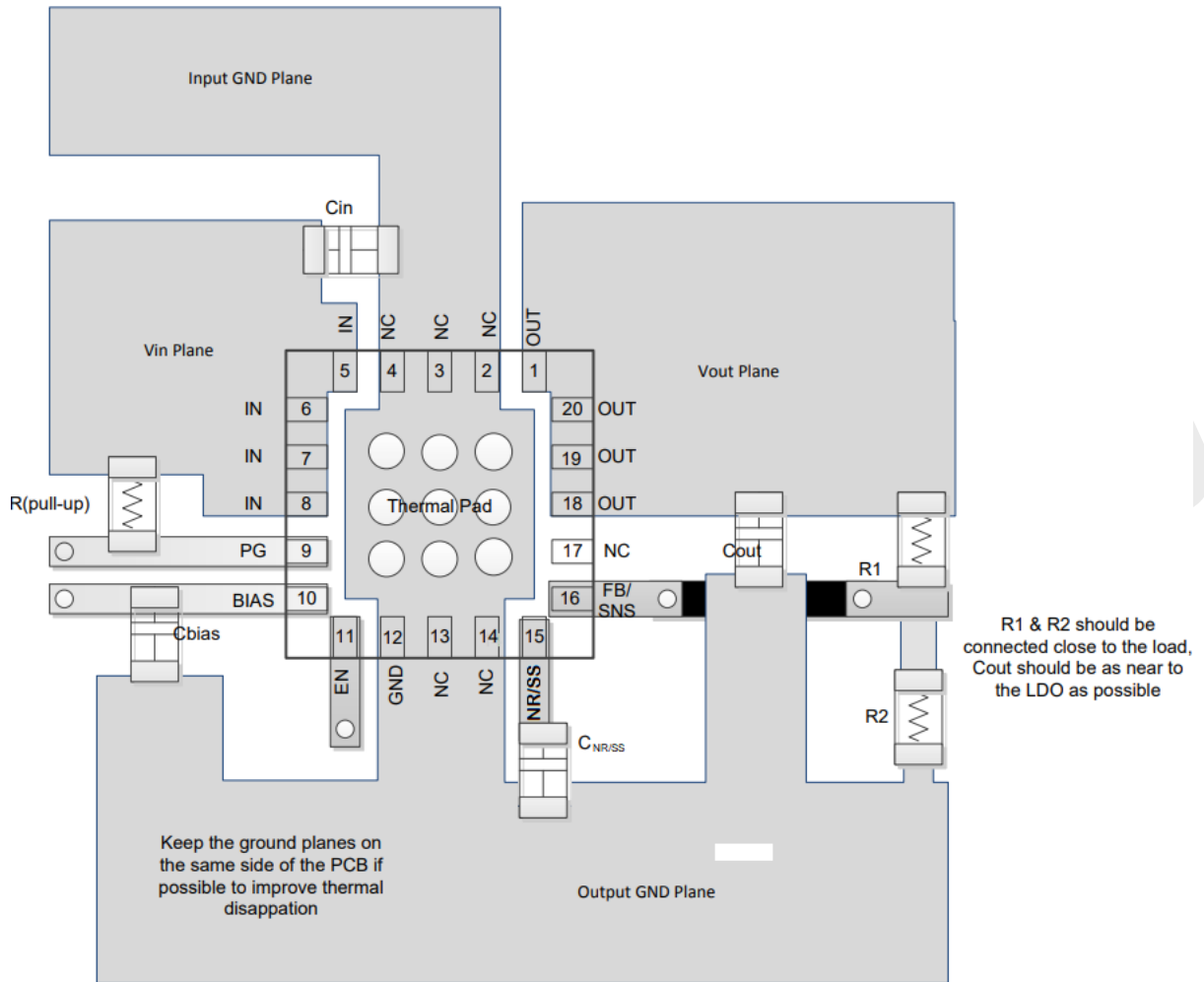
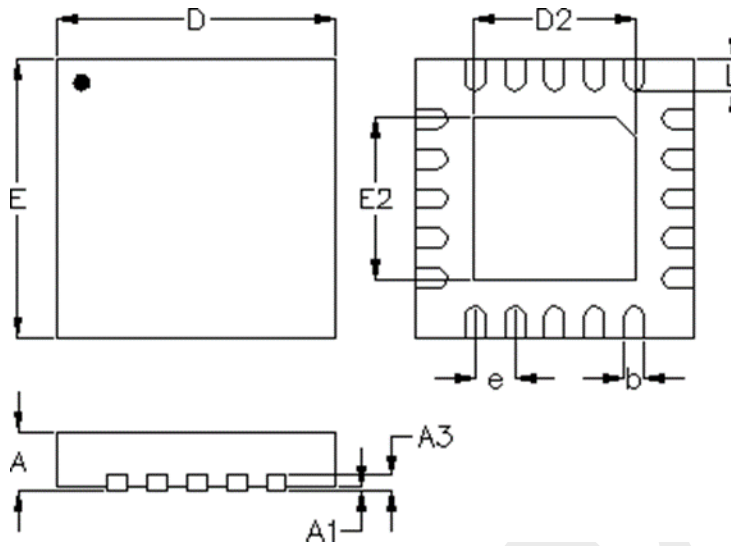


图 13. GM1203A-2 布局示例

Pre

外形尺寸



符号	尺寸 (毫米)		尺寸 (英寸)	
	最小值	最大值	最小值	最大值
A	0.700	0.800	0.028	0.031
A1	0.000	0.050	0.000	0.002
A3	0.175	0.250	0.007	0.010
b	0.200	0.300	0.008	0.012
D	3.400	3.600	0.134	0.142
D2	2.000	2.100	0.079	0.083
E	3.400	3.600	0.134	0.142
E2	2.000	2.100	0.079	0.083
e	0.500		0.020	
L	0.350	0.450	0.014	0.018

图 14.20 引脚 QFN (3.5 毫米 x 3.5 毫米)

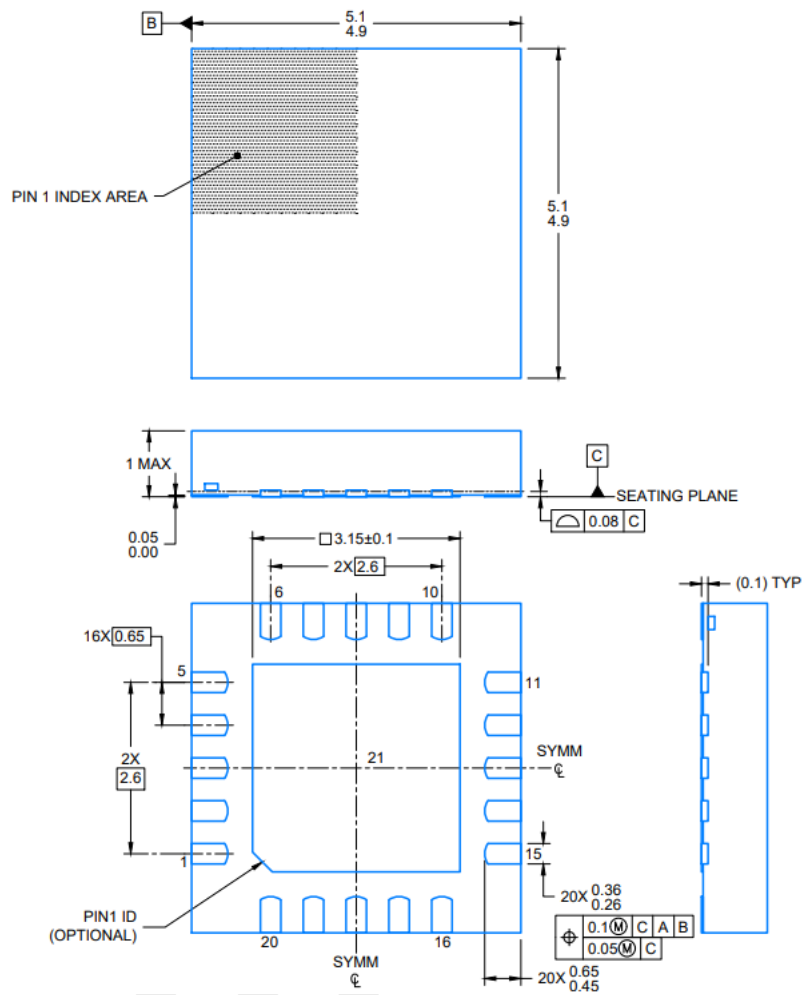


图 15.20 引脚 QFN (5 毫米 x 5 毫米)
所有线性尺寸均以毫米为单位

订购指南

型号 ¹	温度范围	封装描述	封装选项
GM1203AAPZ-1-R7	-40°C 至+125°C	QFN-20, 3.5mm x 3.5mm	CP-20-1
GM1203AAPZ-2-R7	-40°C 至+125°C	QFN-20, 5mm x 5mm	CP-20-5
GM1203ACHIPS	-40°C 至+125°C		

¹ Z = 符合 RoHS 标准的部件。